



成都德芯数字
有限公司

1

DFT-7314(10kW) 10kW

备 冷!

GY/T 268.1-2013

GB/T 4311-2000

GD/J 061-2014 GD/J 062-2014

下 冷

LDMOS 支 , FPGA ,

开 开 去 开 全

10MHz

2

- LDMOS 支 ，
- FPGA ，
- 全 AGC 0.1dB ，
- 500W 10000W ，
- LED 去 是 ，
- 改 支 AC380V 20% 位
- 全 ，
- 全 位 (/) ，
- 位 ，
- ， 位 ，
- 备 ，
- 24 位

3

3.1

1.			W	10000
2.		位	MHz	87 108
3.		开	Hz	1000
		开		1
4.	冷	开	Hz	±100

		开		±1	
5.		@10Hz	dBc/Hz	-80	
		@100Hz		-110	
		@1kHz		-120	
		@10kHz		-125	
		@100kHz		-125	
		@1MHz		-135	
6.		-250kHz	dB	-85	
		-200kHz		-80	
		-110kHz		-80	
		-100kHz		-50	
		100kHz		-50	
		110kHz		-80	
		200kHz		-80	
		250kHz		-85	
7.			dB	0.5	
8.			dB	0.2	
9.			dB	-50	
10.	备	备	dB	-50	
				-68	1mW 87MHz
				-68	5mW 87MHz-108MHz
				-68dB	1mW 108MHz
11.		改	kHz	GD/J062-2014 A	
12.			dB	0.5	
13.				CCDF	
14.		MER	dB	40	

3.2

3.2.1 开

--	--	--	--

1.			dB	-70dB	-1mW	25W
				-70dB	-25μW	-25W
2.			dB	<-50		
3.			Hz	±0.1		
4.	S	38kHz	dB	<-60		
5.	100%		kHz	±75		
6.			μs	50		
7.	(100%)	L	%	<0.2		
		R				
8.		L	dB	±0.2		
		R				
9.	()	L	dB	±0.2		
		R				
10.	(100%)	L	dB	>80		
		R				
11.		L R	dB	>50		
		R L				
12.			dB	<0.2		

3.2.2

开

1.			dB	-70dB	-1mW	25W
				-70dB	-25μW	-25W
2.			dB	<-50		
3.			Hz	±0.1		
4.	S	38kHz	dB	<-60		
5.	100%		kHz	±75		
6.			μs	50		
7.	(100%)	L	%	<0.2		
		R				
8.		L	dB	±0.2		

		R		
9.	()	L	dB	±0.2
		R		
10.	(100%)	L	dB	>80
		R		
11.		L R	dB	>50
		R L		
12.			dB	<0.2

3.3

	位	-20	+50
		-30	+75
		-95%	25
	开		
		86	106kPa
		AC 380V	20%
	备	1050mm	1140mm 1676mm